THERMAL HEAD CONTROL CIRCUIT

Patent number:

JP62193853

Publication date:

1987-08-26

Inventor:

OBARA KEIJI

Applicant:

CANON INC

Classification:

- international:

B41J3/20

- european:

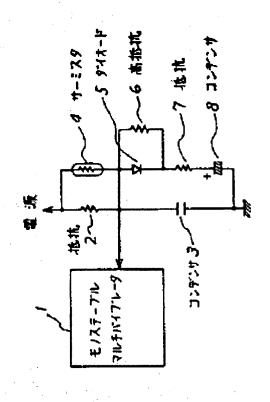
Application number: JP19860034983

Priority number(s):

Abstract of JP62193853

PURPOSE:To conduct printing with a stable printing density, by applying a time compensation when the compensation to a power voltage and a change in an ambient temperature is conducted.

CONSTITUTION:In a thermal head control circuit, a parallel circuit of a diode 5 and a high resistance 6 and a series circuit of a resistance 7 and a condenser 8 are connected in parallel to a capacitor 3. The current to be charged to the capacitor 3 is further divided to a series path of the diode 5, the resistance 7, and the condenser 8 immediately after start of printing, which lowers the increase rate of the terminal voltage of the capacitor 3. In this manner, a heat pulse of large width can be obtained and can be kept constant finally. Therefore, by a setting wherein the electric charges of the capacitor 8 are allowed to be gradually discharged through the resistances 7 and 6 after a printer operation is stopped as to be completely discharged when a thermal head is cooled to an ambient temperature, a printing can be conducted with the same density whenever a printing operation is started or completed.



® 日本国特許庁(JP)

10 特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭62 - 193853

@Int,Cl.4

識別記号

庁内整理番号

❸公開 昭和62年(1987)8月26日

B 41 J 3/20

115

A -8403-2C B -8403-2C

審査請求 未請求 発明の数 1 (全4頁)

⑤発明の名称

サーマルヘツド制御回路

到特 顧 昭61-34983

❷出 顧 昭61(1986)2月21日

砂発 明 者 小 原

東京都大田区下丸子3丁目30番2号 キャノン株式会社内

⑪出 願 人 キャノン株式会社 東京都大田区下丸子3丁目30番2号

啓 二

邳代 理 人 并理士 谷 義 一

明相 自

1. 発明の名称

サーマルヘッド制御回路

2. 特許請求の範囲

1)サーマルヘッドを制御するサーマルヘッド制御回路において、

前記サーマルヘッドに供給するヒートパルスの 生起時間を制御する手段と、

前記サーマルヘッドに関連する協度を検出する 手段と、

その検出された温度および前記サーマルヘッド に供給される電源電圧の変動および前記サーマル ヘッドの印字開始からの経過時間に応じて前記制 御手段を制御して前記ヒートバルスの生起時間を 変化させて、前記サーマルヘッドの(無印字時 の)ヘッド温度が一定になるようにする手段とを 具えたことを特徴とするサーマルヘッド劇御回 路。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、サーマルブリンタ等のサーマルヘッドを制御する回路に関し、特に、周囲温度や電源電圧の変動に対してサーマルヘッドの温度を一定に保つように制御するサーマルヘッド制御回路に関するものである。

(従来の技術)

サーマルブリンタ等に用いられるサーマルヘッドを制御する場合、印字品質を高めるためにはそのヘッド温度を一定に保つことが必要である。 そのために、ヘッドの周囲温度や電源電圧の変動に対してヘッド温度を補償することは従来から行なわれている。

従来のサーマルブリンタにおいては、その印字 濃減度を一定に保つために、たとえば第2図に示す ようなサーマルヘッドの制御回路がよく知られて いる。

ここで、1はモノステーブルマルチパイプレータ、2は抵抗、3はコンデンサ、4はサーマル

ヘッドの近傍に配置されてヘッド温度を検出する サーミスタである。第2図示のように、抵抗2お よびコンデンサ3による時定数回路を用いたモノ ステーブルマルチパイプレータ 1 等でヒートパル ス幅を決定するにあたり、サーミスタ4を抵抗2 と並列に接続し、ヘッド温度の変化によりサーミ スタ4の抵抗値が変化するのに応じて、時定数を 変えてヒートバルス幅を制御することによって印 字機度を一定に保つ。

8 / -

この制御回路においては、周囲温度が上昇する と、サーミスタ4の抵抗値が減少し、コンデンサ イブレータ1から得られるヒートパルスのパルス 幅、つまり、ヒートバルス幅が短くなり、した がって印字濃度が低くなる。他方、周囲温度が下 がるとサーミスタ4の抵抗値が増加し、コンデン サるの充電電流が減少して、モノステーブルマル チバイブレータ1からのヒートパルス幅が長くな り、印字濃度を高くしようと働くので、周囲温度 が変化しても、印字装度を一定に保つことができ

印字すると仮定した場合、第4図に直線 で示す ように、一定のヒートパルス幅で印字を続ける と、無印字時、すなわちヒートパルスの出ていな い間におけるヘッドの温度は、第3回に曲線 で 示すように、問題程度から徐々に上昇して、やが て温度 『2 で放和状態となる。

印字時には、第3回の曲線1の温度にヒートバ ルス幅(今の場合一定)に応じた熱量がサーマル ヘッドに加えられプリント用紙を加熱して印字を 行う。

無印字時の遊正攝度が「1.であるとすると、印字 開始から時点に以前は印字が随く、時点に以後は 逆に印字が硬くなることがわかる。さらにまた、 ヘッドの消促電力にも無駄が生じることになる。

一方、第4図示の直線Ⅱのように、ヒートパル ス幅を短くすれば、第3図示の曲線Ⅱのようにな るため、濃くなりすぎることや、前袋電力の無駄 はなくなるが、印字開始頃の印字が薄くて見えな くなるという欠点がある。

〔発明が解決しようとする問題点〕

また、電源電圧が高くなると、コンデンサ3の 充電電流が増加し、電源電圧が下がると、コンデ ンサ3の充電電流が減少して前述の周囲温度変化 と同様な動作を行い、やはり、印字湯度を一定に 保つことができる。

上述したように、従来の制御回路によれば、周 囲温度および電源電圧の変化に対応して印字濃度 を一定に保つことは可能であるが、これだけで は、高品位の印字品質を実現するのにはまだ不十 分である。すなわち、サーマルブリンタにより連 ・ - 3 の充電電流が増加し、モノステーブルマルチパー・ 続的に印字を行なった場合、そのサーマルヘッド に徐々に熱が書積されるために、連続印字を行う ことによって徐々に印字が続くなり見づらくなる という欠点があった。このことは、高速印字を行 う場合にさらに顕著となり、その改善が要望され ている。

この様子を第3図および第4図を用いて説明す

印字パターンによって違いはあるが、平均的に

そこで、本発明の目的は、上述した従来例の欠 点を除去し、周囲温度や電源電圧の変動に対して ヘッド温度を一定に保つための補償を行うにあた り、連続的あるいはいかなる時に印字を行っても 安定した印字機度で印字を行うことができ、しか もその消費電力を低級させることができるように したサーマルヘッド制御回路を提供することにあ **5.**

〔問題点を解決するための手段〕

このような目的を達成するために、本発明は、 サーマルヘッドを制御するサーマルヘッド制御回 路において、サーマルヘッドに供給するヒートバ ルスの生起時間を制御する手段と、サーマルヘッ ドに関連する温度を検出する手段と、その検出さ れた温度およびサーマルヘッドに供給される電源 電圧の変動およびサーマルヘッドの印字開始から の経過時間に応じて制御手段を制御してヒートパ ルスの生起時間を変化させて、サーマルヘッドの (無印字時の)ヘッド温度が一定になるようにす る手段とを具えたことを特徴とする。

特開昭62-193853(3)

[作用]

本発明によれば、電源電圧および周囲温度変化に対する補償を行う際に、時間的補償を加えることにより、常に同一過度の高品位印字ができ、かつ低補受電力化および印字の高速化を実現することができる。

(実施例)

以下に、図面に基づいて本発明の実施例を詳細かつ具体的に説明する。

まず、本発明者は、第4図示の曲線皿のように、印字開始からの経過時間に応じてヒートバルス幅を制御すると、第3図示の直線皿のように無印字時のヘッド温度を一定に保つことができ、したがって印字濃度を一定することができることを確め、その認識に基づいて本発明を完成したのである。

本発明サーマルヘッド制御回路の一実施例の構成を第1関に示す。

第1 図において第2 図と同様の個所には同一符 号を付すことにする。本実施例では、ダイオード

3 図示の直線 III のように常に一定になる。

第1 図において、ブリンタ動作が停止した時 に、コンデンサ 8 の電荷が直ちに放電してしまう と、その後すぐにブリンタ動作が再実行される と、まだ、サーマルヘッドが冷えていないにもか かわらずヒートバルス幅が長くなり印字が撮くな りすぎてしまうことになる。

そこで、本実施例では、ブリンタ動作が停止しても、コンデンサ8の電荷を、抵抗 7 および 8 を 通して徐々に放電させておき、サーマルヘッドが 周囲温度にまで冷える頃には完全に放電するよう に設定しておく。その結果、いかなる時に、印字動作を開始あるいは終了しても常に同一機度で印字を行うことができる。

(発明の効果)

以上説明したように、本発明によれば、電源電圧および周囲温度変化に対する補償を行う際に、時間的補償を加えることにより、常に同一濃度の高品位印字ができ、かつ低消費電力化および印字の高速化を実現することが可能である。

5 と高抵抗 6 との並列回路と抵抗 7 とコンデンサ 8 との直列回路をコンデンサ 3 と並列に接続す

本実施例においては、印字開始直後に、コンデンサ3に充電される電流がダイオード 5、抵抗7 およびコンデンサ 8 の直列通路にも分流することによって、コンデンサ3 の囃子電圧の上昇速度が遅れるので、得られるヒートパルス幅を広くすることができる。

ここで、ダイオード5によってはコンデンサ8の電荷は放電しないと共に、抵抗6は高抵抗であるため、この部分を流れる電流は無視することができるので、ダイオード5、抵抗7およびコンデンサ8を流れる分流電流は徐々に減少し、最後に流れなくなる。したがって、ヒートバルス幅も徐々に短くなり、最後には、一定の幅に保つことができる。

したがって、最後に落ち着くヒートバルス幅 を、第4図の曲線 II の値に集束するように設定し ておくことによって、サーマルヘッドの温度は第

4、 図面の簡単な説明

第1図は本発明の一実施例を示すブロック 図、/

第2図は従来のサーマルヘッドの制御回路の構 成例を示すプロック図、

第3 図は無印字時のヘッド温度と連続印字時間 との関係を示すグラフ、

第4図はヒートパルス幅と連続印字時間との関係を示すグラフである。

1 …モノステーブルマルチバイブレータ、

2 … 抵抗、

3 …コンデンサ、

4…サーミスタ、

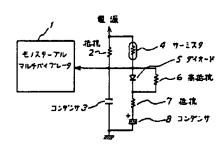
5…ダイオード、

В…高抵抗、

7 …抵抗、

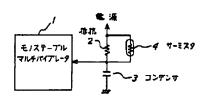
8…コンデンサ。

特開昭62-193853(4)

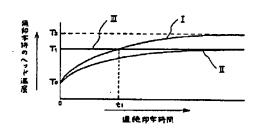


本発明実施側のブロック圏

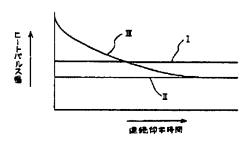
第1図



従来例のブロック図 第 2 図



無印字所のヘッド温度と連続印字時間との関係を示すグラフ 第 3 図



ヒートパルス幅と連続和平時間との関係会示すグラフ第4図